



# 中華民國經濟部智慧財產局

INTELLECTUAL PROPERTY OFFICE MINISTRY OF ECONOMIC AFFAIRS REPUBLIC OF CHINA

茲證明所附文件,係本局存檔中原申請案的副本,正確無訛,其申請資料如下:

This is to certify that annexed is a true copy from the records of this office of the application as originally filed which is identified hereunder:

申 請 日: 西元 2001 年 05 月 18 日

Application Date

申 請 案 號: 090112006

Application No.

申 請 人: 神寶科技股份有限公司

Applicant(s)

局 長 Director General

# 陳明那

發文日期: 西元 2001 年 12 月 20 日

Issue Date

發文字號:

09011019946

Serial No.

申請日期:	案	號	:
類別:			

(以上各欄由本局填註)

-		發明專利說明書	
	中文	手攜式電器之輸入保護電路	
、 發明名稱	英文		
	姓 名(中文)	1. 陳忠和 2. 黃建豪 3. 施景元	
二 一 發明人	姓 名 (英文)	1. Chen, Chung-Ho 2. Huang, Chien-Hao 3. Sheh, Gin-Yuan	
·	國 籍	1. 中華民國 2. 中華民國 3. 中華民國	
	住、居所	1. 台北羅斯福路二段八巷十號二樓 2. 台北縣中和市民德路六十九號十四樓 3. 台北縣永和市福和路七巷十六弄七號四樓	
	姓 名 (名稱) (中文)	1. 神寶科技股份有限公司	
	姓 名 (名稱) (英文)	1. PALMAX TECHNOLOGY Co., LTD.	
		1. 中華民國	
甲請人 ((:	住、居所 (事務所)	1. 台北縣中和市立德街一六八號三樓	
	代表人 姓 名 (中文)	1. 陳瑞聰	
	代表人姓 名(英文)	1. Chen, Jui-Tsung	

# 四、中文發明摘要 (發明之名稱:手攜式電器之輸入保護電路)

本發明提供一種用來保護有手攜式電路內部電路之輸內部電路及端邊有有數學與一種用來保護有有有數學與一個的 BJT, bipolar junction transistor)、一用來控制 MOS, Metal-Oxide 以 Time 是 Mos, Metal-Oxide 是 Mos 和 E Mos 是 M

英文發明摘要 (發明之名稱:)



四、中文發明摘要 (發明之名稱:手攜式電器之輸入保護電路)

英文發明摘要 (發明之名稱:)



本案已向

國(地區)申請專利

申請日期

案號

主張優先權

無…

有關微生物已寄存於

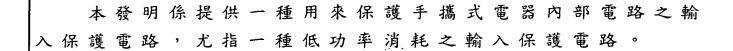
寄存日期

寄存號碼

無

#### 五、發明說明(1)

## 發明之領域:



# 背景說明:

為了避免內部電路被不當的偏壓傷害,一般的手攜式器中都設有輸入保護電路,用來保護內部電路。請參考圖一。圖一為一習知輸入保護電路12運用於手攜式電器10之示意圖。手攜式電器10由直流電源24(如電連接於手攜式電器之電池或是整流器)提供直流功率;為了要保護手





#### 五、發明說明 (2)

攜式電器 10的內部電路 14,在直流電源 24將直流功率輸入到內部電路 14之前,都要先經過手攜式電器 10的輸入保護電路 12。電連接於直流電源 24與內部電路 14間的輸入保護電路 12中設有一電源插座 16;電源插座 16具有一正輸入端 16A、一接地端 16B,分別電連接於直流電源對應極性的兩輸出端 24A、 24B,以便將直流電源 24提供之直流功率輸入到輸入保護電路 12中有兩條功率電連通道 21與 23,分別電連接至電源插座 16之正輸入端 16A與接地端 16B,又再分別電連接至內部電路 14的正輸入端 14A與接地端 14B,形成由直流電源 24到內部電路 14的電連

為了控制經由功率電連通道 21輸入至內部電路 14之直流功率以保護內部電路 14,在習知輸入保護電路 20中設有一功率二極體 D1與一 pnp型雙載子接面電晶體 Q1,分別串接在功率電連通道 21上。電晶體 Q2的基極 (base)則另外電連至另一個作為控制電晶體的 npn型雙載子接面電晶體 Q2;而電晶體 Q2的基極則電連接至一過電壓保護電路 20之輸出端 20A。至於過電壓保護電路 20A的兩輸入端 20B、20C,則分別電連接至兩功率電連通道 21及 23。習知輸入20C,則分別電連接至兩功率電連通道 21及 23。習知輸入20C,則分別電速接至兩功率電速通道 21及 23。習知輸入20C,則分別電速度至極度可由其基極電流控制其集極與射極間的電流導通程度。當直流電源 24供應的直流電壓未超過內部電路 14之額定電壓時,功率二極體 D1、電晶體 Q1與





#### 五、發明說明 (3)

若使用者錯誤地將直流電源 24以相反極性電連接至手攜式電器 10,也就是將直流電源 24原本應接到正輸入端 16A的輸出端 24A誤接到接地端 16B,反而將直流電源 24原本應接到接地端 16B之輸出端 24B接到正輸入端 16A,此時串接於功率電連通道 21之功率二極體 D1就會處於逆偏壓之事通狀態,阻擋此反向直流功率導通以保護內部電路 14。

習知輸入保護電路 12的缺點,就是其採用了雙載子接





## 五、發明說明(4)

面電晶體來實現控制電晶體 Q2。如前所述,在正常情況 (即直流電源24之電壓未超過該額定電壓時),控制電 體 Q2必須維持導通以便讓電晶體 Q1導通, 直流電源24的直 流功率才能順利電連接至內部電路14。因為 雙載子接面 晶體必須要以基極電流控制(或等效上來說 體導通時,其基極會有漏電流),要讓控 制 電 過電壓保護電路20就必須以一電流由其輸出端 至控制電晶體 Q2之基極。這使得過電壓保護電路 要消耗功率 (通常是從功率電連通道 21分出部份功率 才能維持控制電晶體 Q2在正常情況下的正常運作 功率,要避免習知輸入保護電路12因功率消耗而過熱 習知過電壓保護電路 20的 體積就無法有效縮小。另外 論是否在正常情況下, 串接在功率電連通道21上的功 極體 D1都必須要能承受由直流電源 24至內部電路 14的直流 功率通過;所以功率二極體 D1必須採用體積大、 直流功率的二極體。以上因素皆使習知輸入保護電路 12的 整 體 體 積 並使習知輸入保護 電路 功率消耗增加, 究體積輕巧、攜帶方便的手攜式電 說,無疑有負面的影響

# 副明概述:

因此,本發明之主要目的在於提供一種低功率消耗的輸入保護電路,使其體積得以有效縮小,解決習知技術之





#### 五、發明說明 (5)

問題。

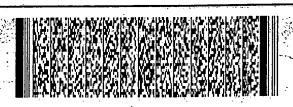


#### 發明之詳細說明:

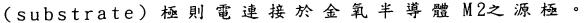
請參考圖二。圖二為本發明輸入保護電路 32應用於手攜式電路 30以保護內部電路 34之功能方塊圖。手攜式電路 30以保護內部電路 34之功能方塊圖。手攜式電路 36 B就 分配直流電源 44提供直流功率,輸入保護電路 32則 設有一電源插座 36,電源插座 2 輸出端 44 A與 44 B電連接,以便將直流電源 44提供之直流功率輸入保護電路 32中。輸出 41與 43分別電連接於電源保護電路的兩個功率電連通道 41與 43分別電連接於電源 44至 14 基 36 B,再分別電連接至內部電路 34之正輸入端 34 A與接地端 34 B,以提供直流電源 44至手攜式電路 30之內部電路 34的電連接。

在本發明之輸入保護電路 32中包括有一 pnp型的雙載子接面電晶體 M1、一二極體 D2、一金氧半導體電晶體 M2、一大電阻 Rd以及一過電壓保護電路 40。雙載子接面電晶體 M1的射極、集極串聯在功率電連通道 41上,分別電連接至電源插座 36之正輸入端 36A與內部電路 34之正輸入端 34A。 極體 D2電連接於雙載子接面電晶體 M1之基極與大電阻 Rd之間;而 n型金氧半導體電晶體 M2之 汲極、 閘極與源極則分別電連至大電阻 Rd、過電壓保護電路 40之輸出端 40A與電源插座 36之接地端 36B。而金氧半導體電晶體 M2之基底





#### 五、發明說明 (6)





過電壓保護電路 40是以兩輸入端 40B、 40C分別透過功率電連通道 41、 43電連接至電源插座 36之正輸入端 36A與接地端 36B,而過電壓保護電路 40本身則包含有一第一電阻 R1、一作為一第一開關的電晶體開關 M3以及一過電壓感測電路 50。第一電阻 R1電連接於輸入端 40B與輸出端 40A間,以 npn型雙載子接面電晶體 M3實現的第一開關,其集極與射極則分別電連接於輸出端 40A、過電壓感測電路 50中之節點 N1與輸出端 40C。

在電連接於過電壓保護電路 40兩輸入端 40B、40C之間的過電壓感測電路 50中,則設有一第三電阻 R3、一基納二極體 (Zener diode) Z1與一第二電阻 R2。基納二極體 Z1電連接於第三電阻 R3與節點 N1之間,第二電阻 R2則電連接於節點 N1與輸入端 40C。

在正常情況下(也就是直流電源提供的直流功率其電壓值不超過內部電路 34正常工作的額定電壓值時),本發明輸入保護電路 32工作的情形可描述如下。在正常情況,輸入端 40B與 40C之間的電壓不會超過過電壓感測電路 50中基納二極體 Z1的崩潰電壓 (breakdown voltage),故基納二極體 Z1會在逆偏但不導通的工作區中。既然基納二極體 Z1不導通,第二電阻 R2與第三電阻 R3也就沒有電流通





#### 五、發明說明 (7)

過;這會使輸入端 40C與節點 NI的電壓相等 (即第二電阻 R 2的 跨 壓 為 零 ) , 並 使 作 為 第 一 開 關 的 電 晶 體 開 關 M 3的 基 極、射極間電壓為零,將電晶體開關 M 3關閉(off),使其 不 導 通 電 流 。 電 晶 體 開 關 M3不 導 通 電 流 , 過 電 壓 保 護 電 路 40中的第一電阻 R1也因為沒有電流通過而使其跨壓為零, 使輸出端 40A之電壓就直接與輸入端 40B之電壓相同。請注 意此時輸入保護電路 32中的金氧半導體電晶體 M2之閘極的 雷壓 會透過 輸出端 40A、跨壓為零的第一電阻 R1、輸入端 40B、功率電連通道41一直電連接到電源插座36的正輸入 端 36A,而 金 氧 半 導 體 電 晶 體 M2的 源 極 則 透 過 功 率 電 連 通 🚉 43電 連 接 到 電 源 插 座 36的 接 地 端 36B,使 得 金 氧 半 導 體 電 晶 體 M 2因 為 其 閘 極 、 源 極 間 電 壓 大 於 金 氧 半 導 體 電 晶 體 M 2之啟始電壓而導通,並順利控制雙載子接面電晶體 M 1之 基 極 電 流 , 使 雙 載 子 接 面 電 晶 體 M 1 導 通 , 讓 此 正 常 情 況 下 的 直流電源 44得以將直流功率經由雙載子接面電晶體 M1之 射極與集極傳輸到內部電路34中。

由上述討論可知,在正常情況下,因為本發明輸入保護電路 32中是以金氧半導體電晶體 M2控制雙載子接面電晶體 M1,進而控制整個輸入保護電路 32的功率傳輸功能。而得到知技術者所熟知,金氧半導體電晶體 為電壓控制型元元件,其閘極之輸入阻抗非常大,尤其在直流操作下,其閘極漏電流幾近零。所以本發明輸入保護電路 32中用來控制金氧半導體電晶體 M2閘極之過電壓保護電路 40,即使不消



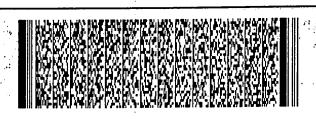


#### 五、發明說明 (8)

耗功率(也就是說,不用由輸出端 40 A輸出電流),也能順利控制金氧半導體電晶體 M2。請注意本發明輸入保護電路 32在正常情況下,過電壓保護電路 40中的基納二極體 Z1 與電晶體開關 M3都不導通,使過電壓保護電路 40不會消耗功率。

當然,本發明輸入保護電路32可防止錯誤的過電壓 (即超過內部電路34額定電壓的正向直流電壓) 與反向直 流電壓破壞手攜式電器30的內部電路34。當直流電源44提 供之直流功率其電壓大於該額定電壓時(如使用者誤將手 30電 連 接 至 規 格 不 符 的 直 流 電 源 44) 壓感測電路 50中的基納二極體 21逆偏超過崩潰 電壓 基納二極體 21導通。基納二極體 21導通之後 電流就會流 流過第二電阻 R2的電流使第 過第三電阻 R3與第二電阻 R2。 而基極、射極分別 二 電 阻 R 2兩 端 間 的 跨 壓 增 加 , 阻 R 2兩端的電晶體開關 M 3就會因此而導通 保護電路 40中的電晶體開關 M3受過電壓感測電路 電阻 R2影響而導通之後,電流就會通過第一電阻 R1與電晶 體開關 M 3之集極、射極間。通過第一電阻 R 1的電流會使第 ( 即 輸 入 端 40B與 輸 出 端 40C) 間 的 跨 壓 增 一 電 阻 R1兩 端 由於輸入端 40B經由功率電連通道 41電連接至電壓固 定的正輸入端 36A,輸出端 40A之電壓就會因第一電阻 R1的 跨壓增加而降低,直至趨近輸入端 40C之電壓。既然輸出 端 40 A之 電 壓 趨 近 輸 入 端 40 C之 電 壓 , 閘 極 、 源 極 分 別 電 連



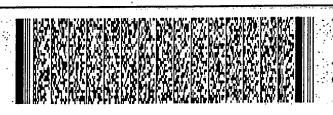


#### 五、發明說明 (9)



若使用者誤將手攜式電路30之電源插座36的極性顛 倒,使其與直流電源 44反向電連接,本發明輸入保護電路 型2也可發揮保護內部電路34之功能。請參考圖三。圖三為 本發明輸入保護電路 32應用於圖二手攜式電器反向電連接 至圖二直流電源之示意圖。請注意直流電源 44原本應該 連接至電源插座 36正輸入端 36A的輸出端 44A, 已錯誤地電 連 接 至 電 源 插 座 36的 接 地 端 36B; 而 直 流 電 源 44原 本 應 該 電連接至接地端 36B之輸出端 44B卻電連接至電源插座 36的 正輸入端 36A。在手攜式電器 30錯誤地電連接至反向直流 電壓時,本發明輸入保護電路32的工作情形可描述如下。 當 過 電 壓 感 測 電 路 50的 兩 輸 入 端 40C、 40B分 別 電 連 接 至 直 流電源 44正電壓之輸出端 44A及接地之輸出端 44B,基納二 癲 體 Z1會 因 順 偏 (forward bias)而 導 通 電 流 , 連 帶 地 電 流 也會由輸入端 40C經過第二電阻 R2流向節點 N1。第二電阻 R 2兩端間的跨壓增加,會使輸入端 40 C之電壓大於節點 N 1 之電壓。這樣一來作為第一開關的電晶體開關 M3其基極





#### 五、發明說明(10)

射極間就會逆偏而將電晶體開關 M 3關閉。電晶體開關 M 3關 閉就不會有電流流經第一電阻 R1,使得輸出端 40A的電壓 會與輸入端 40B之電壓相等。請注意此時金氧半導體電 體 M 2的 閘極透過輸出端 40A、跨壓為零之第一電阻 R 1、輸 入端 40B電連接至直流電源 44接地的輸出端 44B;而金氧半 導體電晶體 M2的源極則透過功率電連通道 43電連接至直流 雷 源 44正 向 電 壓 的 輸 出 端 44A。 這 樣 的 電 連 接 關 係 會 使 金 電晶體 M 2的 閘極、源極間逆偏,使金氧半導體電 晶體 M 2關閉而不導通電流。既然控制雙載子接面電晶體 M 1 基極電流的金氧半導體電晶體 M2不導通電流,雙載子接面 晶體 M1就會關閉並阻止反向的直流功率輸入,以保護內 部電路34不受反向直流電壓損害。 另外,電連於大電阻Rd 雙載子接面電晶體 M1基極間的二極體 D2,則可防止金氧 半導體電晶體 M2在逆偏情況下由其源極流至其汲極的反向 寄生電流流入雙載子接面電晶體 M1之基極。

總而言之,本發明之輸入保護電路 32條以金氧半導體電品體 M2控制串接於功率電連通道 41之雙載子接面電晶體 M1。而金氧半導體電晶體 M2則由過電壓保護電路 40控制。過電壓保護電路 40中的過電壓感測電路 50則會感測跨接於輸入端 36A與接地端 36B間的電壓。在正常情況下,過電壓感測電路 50會將過電壓保護電路 40中的電晶體開關 M3關閉,使過電壓保護電路 40由其輸出端 40A輸出正向電壓,將金氧半導體電晶體 M2導通,連帶地控制雙載子接面電晶





## 五、發明說明(11)

體 M 1 導通,使正常情況下的直流電源 4 4得以將直流功率透 過雙載子接面電晶體 M1傳輸至內部電路 34。若直流電源 44 提供的正向直流電壓過大,過電壓感測電路 50會使電晶體 開關 M 3 導通,連帶地讓金氧半導體電晶體 M 2 關閉,並一併 雙載子接面電晶體 M1關閉,使直流電源 44超過額定值之 直流功率無法傳輸至內部電路34中,以達到保護內部 34之功能。若直流電源44錯誤地反向電連接至手攜式 30,過電壓感測電路50會使電晶體開關 M3關閉, 連帶地關 閉金氧半導體電晶體 M2及雙載子接面電晶體 M1, 保護內部 串接在二極體 D2與 另外, 雷路 34不受反向直流電壓傷害。 氧半導體電晶體 M 2之間的大電阻 R d係做為一負回授 集極間的電流過大 , 若 通 過 雙 載 子 接 面 電 晶 體 M l 射 極 (如直流電源44供電不穩所造成的) 雙載子電晶體 此時大電阻Rd之跨 向大電阻Rd之基極電流也會增大, 迫二極體 D2與金氧半導體電晶體 M2之跨壓 的導通的電流量減少,並反過來使雙載子接面 集極間導通的電流量減少,一來可保護內部電 34, 二來也使雙載子接面電晶體 M1本身不至於因過大電流 通過而毀壞。在較佳實施例中,二極體 D2是採用蕭特 (Schottky diode)。在正常情況下,蕭特基二極體導 時的壓降 (即二極體 D2兩端間的跨壓) 較小,使雙 接面電晶體 M1的射極、基極間電壓能夠保持在一定的程 ,以驅動雙載子接面電晶體 M 1射極至集極的電流





#### 五、發明說明 (12)

相較於習知輸入保護電路12以另一雙載子接面電晶體 Q2控制串接在功率電連通道21上的雙載子接面電晶體Q1, 本發明輸入保護電路32則是以金氧半導體電晶體 M2來控制 串接在功率電連通道 41上的雙載子接面電晶體 M1。因為雙 載子電晶體是電流控制型元件,所以習知輸入保護電路12 必 須 要 輸 出 電 流 、 消 耗 功 率 才 能 控 制 電 晶 體 Q2。 但 金 氧 半 導體電晶體是電壓控制型元件,所以本發明輸入保護電路 32在正常情况(應該也是最常發生的情況)下,不須消耗 功率輸出電流,就能控制金氧半導體電晶體 M2。從前面對 本發明輸入保護電路工作情形的描述可知,本發明輸入保 设 電 路 的 確 不 須 消 耗 功 率 就 能 正 常 工 作 。 此 外 , 本 發 明 輸 入保護電路 32除了雙載子接面電晶體 M1外,沒有任何其他 元件串接在功率電連通道41及43上,所以也不需要其他串 接於功率電連通道之大體積功率元件。請注意本發明中之 二極體 D2係設於雙載子接面電晶體 M1之基極,其電流量比 功率電連通道上的電流小的多,不須使用功率二極體 述優點使本發明輸入保護電路32之體積得以縮小, 能有效防止超過該額定電壓之正向直流電壓與反向電壓傷 害手攜式電器之內部電路。

以上所述僅為本發明之較佳實施例,凡依本發明申請專利範圍所做之均等變化與修飾,皆應屬本發明專利之涵蓋範圍。





#### 圖式簡單說明

# 圖示之簡單說明:



圖一為習知輸入保護電路應用於一手攜式電器之功能方塊圖。

圖二為本發明輸入保護電路應用於一手攜式電器之功能方塊圖。

圖三為本發明輸入保護電路應用於圖二中手攜式電器反向電連接至直流電源之示意圖

# 圖示之符號說明:

M 1

30.		手	攜	式	電	器						
3 2		輸	入	保	護	電	路					
3 4		內	部	電	路							
3 6		電	源	插	座							
3 6 A		電	源	插	座.	之	正	輸	入	端		
3 6 B		電	源	插	座	之	接	地	端			
4 0		過	電	壓	保	頀	電	路				
40 A		過	電	壓	保	頀	電	路	之	輸	出	端
40B · 40	С	過	電	壓	保	頀	電	路	之	輸	入	端
41 . 43		功	率	電	連	通	道					
44		直	流	電	源					,		
44A · 44	В	直	流	電	源	之	輸	出	端			



雙載子接面電晶體

# 圖式簡單說明

D2 二極體

M2 金氧半導體電晶體

Z1 基納二極體

R1、R2、R3、Rd 電阻

M3 電晶體開關

N1 節 點

- 一種手攜式電器之輸入保護電路,用來保護該手攜式電器之內部電路,該內部電路包含有一正輸入端及一接地端,該輸入保護電路包含有:
- 一電源插座,其包含有一正輸入端及一接地端,用來電連接一直流電源之二輸出端,該電源插座之接地端係電連接於該內部電路之接地端;
- 一雙載子接面電晶體 (bipolar junction transistor),其包含有一射極 (emitter)、一集極 (collector)以及一基極 (base),該射極 係電連接於該電源插座之正輸入端,而該集極係電連接於該內部電路之正
- 一金氧半導體 (MOS)電晶體,其包含有一源極 (source)、一汲極 (drain)以及一閘極 (gate),該汲極係 電連接於該雙載子接面電晶體之基極,而該源極係電連接於該內部電路之接地端,該金氧半導體電晶體係用來控制該雙載子接面電晶體之導通 (on)及關閉 (off);以及
- 一過電壓保護電路,其包含有二輸入端電連接於該電源插座之正輸入端及接地端,以及一輸出端電連接於該金氧半導體電晶體之閘極,該過電壓保護電路係用來控制該金氧半導體電晶體之導通及關閉;
- 其中當一反向直流電壓或是一超過一額定電壓 (threshold voltage)之正向直流電壓經由該電源插座之 正輸入端及接地端輸入時,該過電壓保護電路會關閉該金 氧半導體電晶體,並進而使該雙載子接面電晶體關閉以防





止該內部電路受到損害,而當一低於該額定電壓之正向直流電壓絕由該電源插座之正輸入端及接地端輸入時,該過電壓保護電路會導通該金氧半導體電晶體,並進而使該雙載子接面電晶體導通以使該正向直流電壓得已經由該雙載子接面電晶體而輸入該內部電路。

- 2. 如申請專利範圍第1項之輸入保護電路,其另包含有一二極體電連接於該雙載子接面電晶體之基極以及該金氧半導體電晶體之汲極之間,當該反向直流電壓經由該電源插座之正輸入端及接地端輸入時,該二極體係用來防止該體半導體電晶體之反向寄生電流流入該雙載子接面電晶體之基極以保護該雙載子接面電晶體。
- 3. 如申請專利範圍第 1項之輸入保護電路,其另包含有一大電阻電連接於該雙載子接面電晶體之基極以及該金氧半導體電晶體之汲極之間,當低於該額定電壓之該正向直流電壓經由該電源插座之正輸入端及接地端輸入時,該大電阻可用來大幅降低經由該雙載子接面電晶體之基極而流向該金氧半導體電晶體之汲極的電流。
- 如申請專利範圍第1項之輸入保護電路,其中該過電壓保護電路包含有:
- 一第一電阻,電連接於該電源插座之正輸入端與該金氧半導體電晶體之閘極之間;





一第一開關,電連接於該金氧半導體電晶體之閘極與該電源插座之接地端之間;以及

一過電壓感測電路,電連接於該電源插座之正輸入端與接地端之間,用來控制該第一開關;

其之言語。

一言語。

一言語:

一語語:

「言語語:

「言語語:

「言語語:

「言語語:

「言語語語:

「言語語:

「言語語:

「言語語:

「言語語:

「言語語:

「言語語:

「言語語語語:

「言語語:

「言語語語:

「言語語語:

「言語語:

「言語語:

「言語語:

「言語語:

「言語語語語:

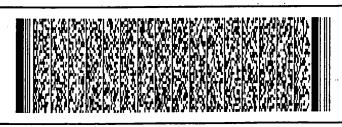
「言語語:

「言語語:

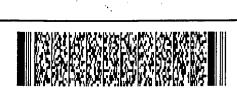
5. 如申請專利範圍第 4項之輸入保護電路,其中該第一開關係為一電晶體開關,而該過電壓感測電路包含有:一基納 (Zener)二極體,電連接於該電源插座之正輸入端與該電晶體開關之基極之間;以及

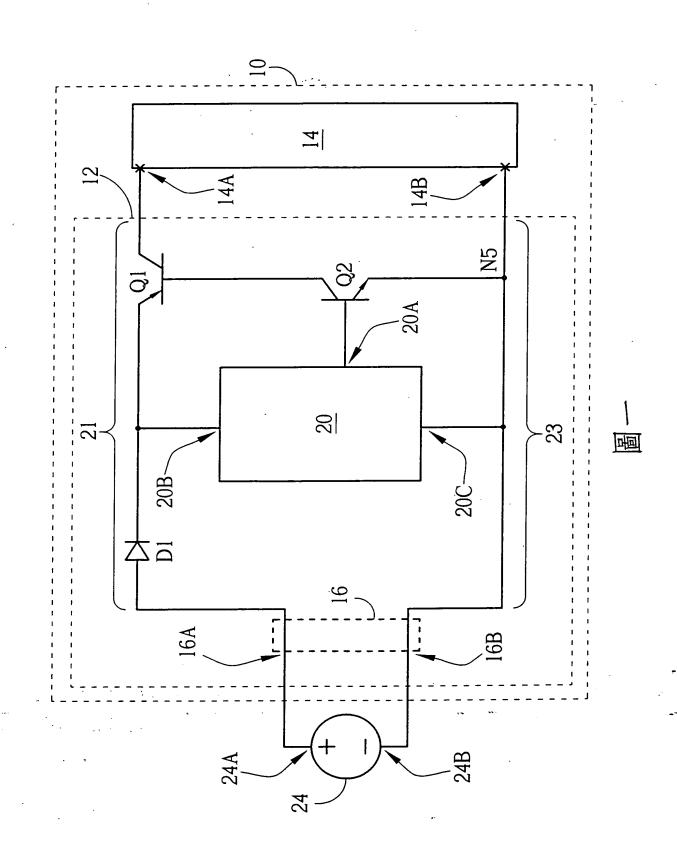
一第二電阻,電連接於該電晶體開關之基極與該電源插座之接地端之間;

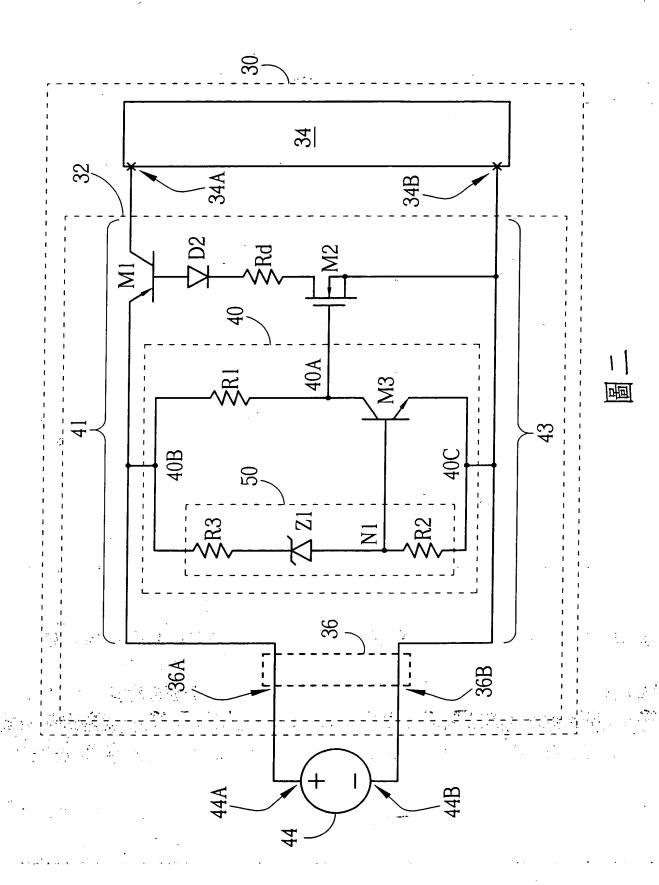
其中當超過該額定電壓之該正向直流電壓經由該電源插座工輸入端及接地端輸入時,該基納二極體會被導通使該電晶體開關之基極電壓提高而使該電晶體開關導通,而當低於該額定電壓之該正向直流電壓經由該電源插座之正輸入端及接地端輸入時,該基納二極體會被關閉而使該電晶

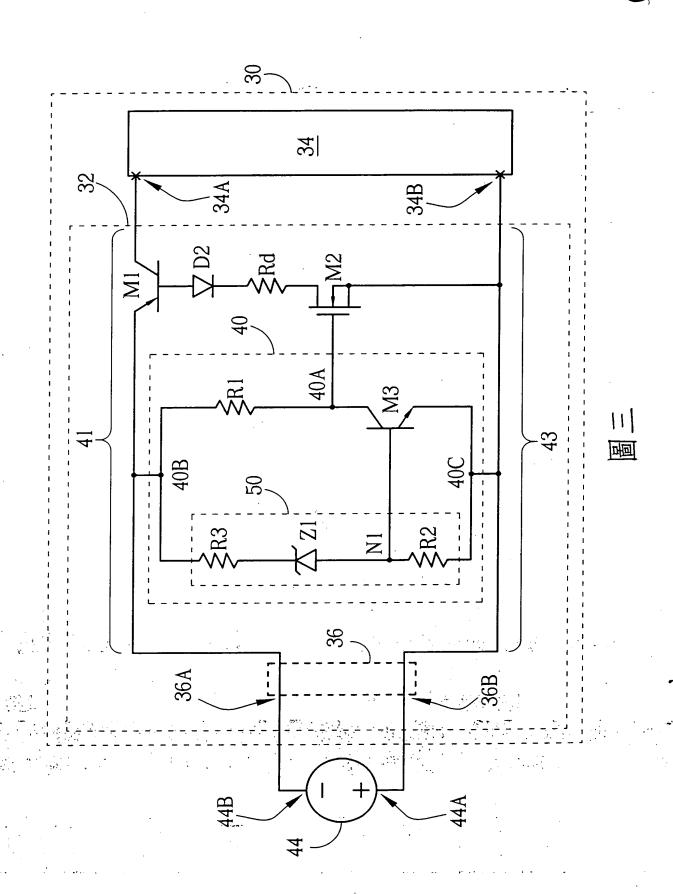


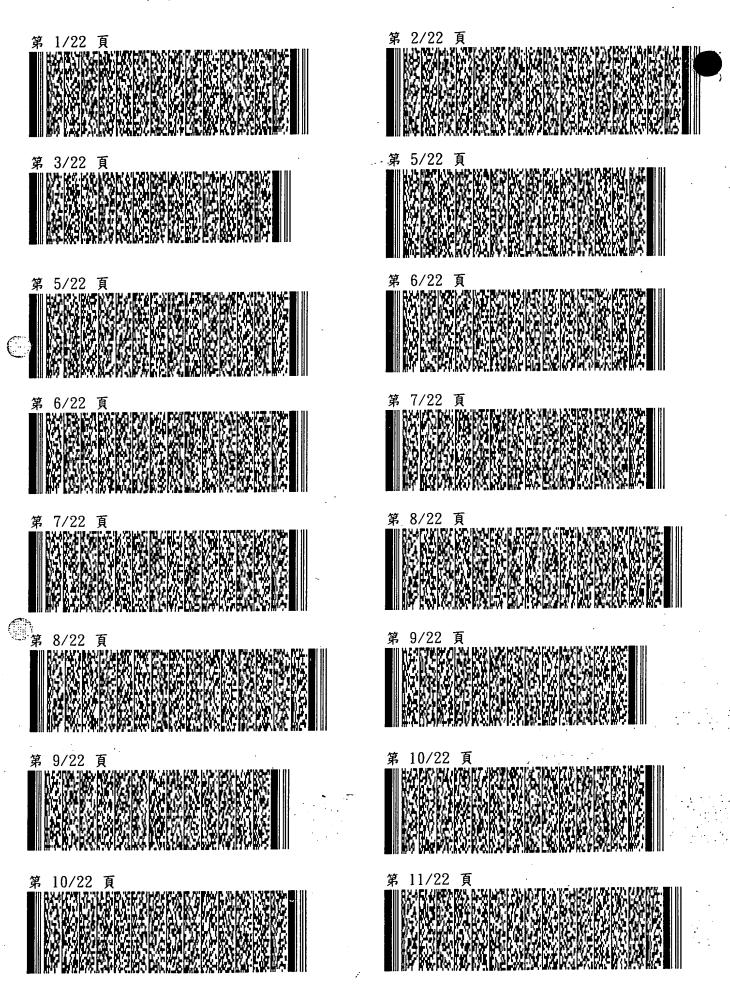
體開關之基極電壓趨近於該電源插座之接地端的電壓因而使該電晶體開關被關閉。

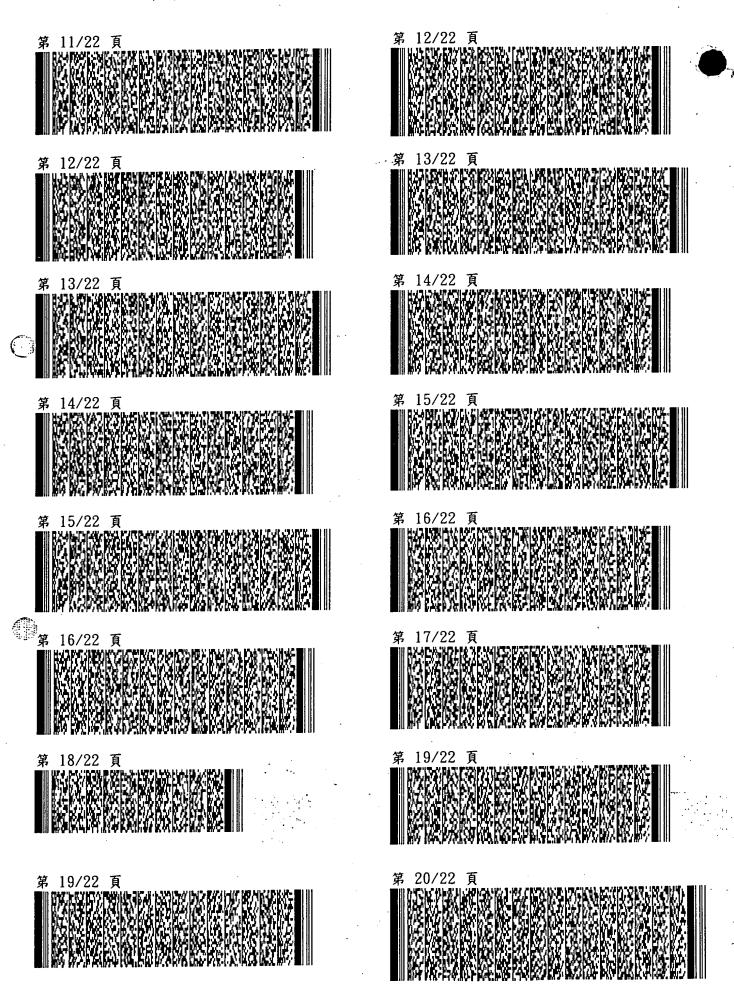












# 申請案件名稱:手攜式電器之輸入保護電路

第 21/22 頁

